Curriculum Vitae

Persönliche Angaben:

Name:	Zafirov
Vorname:	Orlin
Wohnort:	Sofia, Bulgarien
Email	zafirov.orlin@gmail.com
Nationalität:	Bulgarisch

Studium:

Seit 2005	TU Sofia, Fakultät für deutsche Ingenieur- und Betriebswirtschaftsausbildung, Fachrichtung Computersysteme und Technologien (Informatik)
2003 - 2005	TU München, Diplom Informatik
2001 - 2003	TU Sofia, Fakultät für deutsche Ingenieur- und Betriebswirtschaftsausbildung, Fachrichtung Computersysteme und Technologien (Informatik)

Schulausbildung:

1996 – 2001	91. Gymnasium mit Unterricht in Deutscher Sprache "Prof. Konstantin Galabov", Sofia

Sprachkenntnisse:

Deutsch	Fliessend
Englisch	Fliessend
Bulgarisch	Muttersprache

EDV Kenntnisse:

Programmiersprachen: C/C++/Objective-C (Cocoa Framework)/UNIX APIs (POSIX 1, 1b), Assembler, VHDL, Perl, DHTML/CSS/JavaScript/PHP, SQL

Betriebssysteme: UNIX-basierte Betriebssysteme, Windows 9x,2000,XP

Netzwerkkenntnisse: ISO/OSI

Prozessoren: Intel x86, Pentium (X), Intel XScale

µC: 8051 family, AVR family

Engineering: National Instruments LabVIEW, Mathworks MATLAB

Content Management Systems: Gauss VIP 8 / LiveLink, QuickPlace

Other: USB, IrDA

Erfahrung:

Seit 12.2005	ISL Ltd. Software Ingenieur **Verantworlichkeiten:** Firmware Entwicklung
09.2005 – 02.2006	TU Sofia Assistent **Verantworlichkeiten:** Laborübung : Programmierung und Computeranwendung
09.2004 – 08.2005	Infineon Technologies AG Werkstudent **Verantworlichkeiten:** Gestaltung und Wartung der COM PS/COM PS BB/COM PS CE Intranet Webseiten • Gauss VIP 8 System/Livelink
03.2002 – 09.2003	BITELCOM AD Werkstudent **Verantworlichkeiten:** • Customer Support • VoIP-Netzwerk Monitoring • Configuration von Netzwerkequipment

Praktika:

10.2004 – 02.2005	TU München Praktikum: Imperative Programmierung in C Systemprogrammierung für Linux. *Themen:* Prozessmanagement, IPC, I/O und Dateisystem, Signale, Netzwerkprogrammierung, *gdb* und *make*
10.2004 – 02.2005	TU München Praktikum: Technische Grundlagen der Informatik *Teil I:* • Projektmanagement • Implementierung von einem Parallel/Seriell-Konverter in VHDL • Erstellung der Dokumentationwebsite des Projekts *Teil II:* • Implementierung von sini(x) in Assembler • Erstellung der Dokumentation des Projekts

Hobbys:

Firmware, OS Development (kornOS-X), Schwimmen